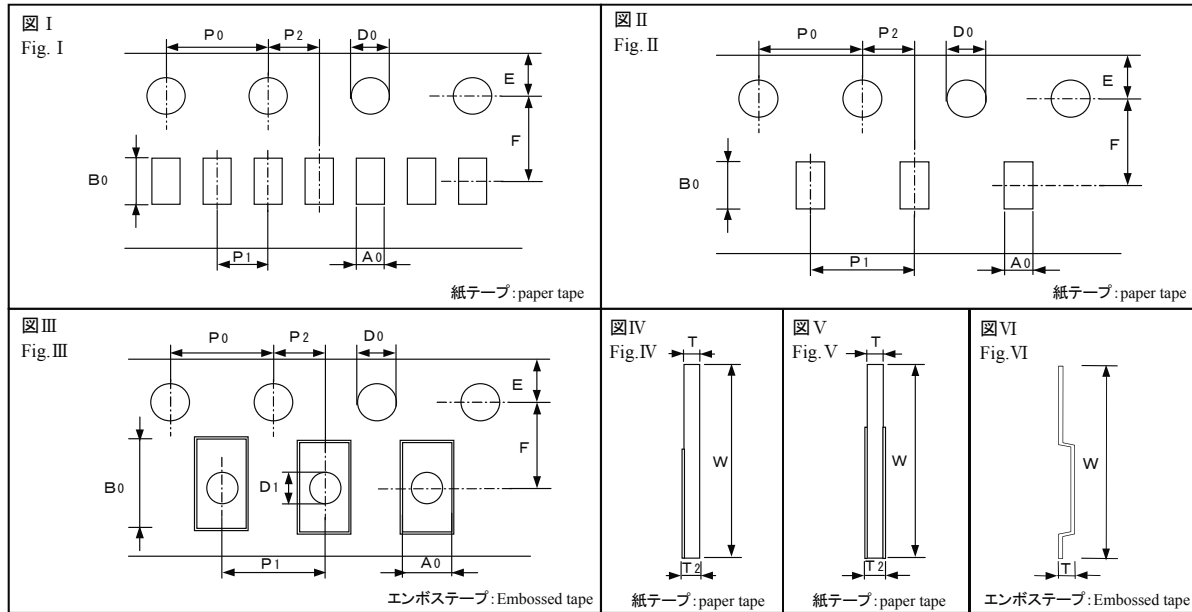


梱包形態 (チップ抵抗器) Chip resistor packaging specification

■キャリアテープ寸法 Carrier tape dimensions



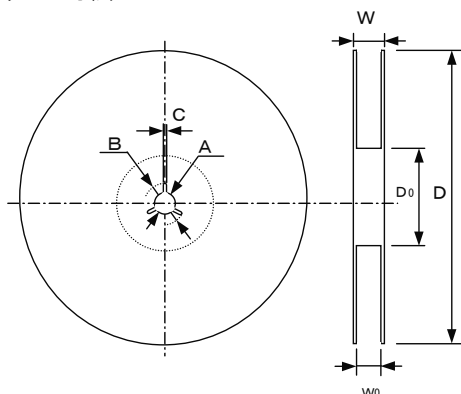
JIS C 0806準拠: Conforming to JIS C 0806

	参照図 Following fig.	A0	B0	D0	D1	E	F	P0	P1	P2	W	T	T2
RPC01 FTC01 HPC01 GPC01	図 I, IV	0.38 ±0.05	0.68 ±0.05	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	2.00 ±0.05	2.00 ±0.05	8.00 ±0.30	0.42 ±0.05	0.45 ±0.05
RPC03 FTC03 HPC03 RPL03 GPC03 RXC03 HXC03 ZPX03 VCX03	図 I, V	0.65 ±0.05	1.10 ±0.05	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	2.00 ±0.05	2.00 ±0.05	8.00 ±0.30	0.45 ±0.05	0.51 ±0.05
RPB03 T4 RXB03 T4	図 I, V	1.20 ±0.05	2.20 ±0.10	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	2.00 ±0.05	2.00 ±0.05	8.00 ±0.30	0.45 ±0.05	0.51 ±0.05
RPC05 FTC05 HPC05 RPL05 GPC05 RXC05 HXC05 ZPS05 ZPR05 RXL05	図 II, V	1.10 ±0.10	1.90 ±0.10	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	8.00 ±0.30	0.60 ±0.05	0.69 ±0.10
RPC05 (2mm pitch)	図 I, V	1.10 ±0.20	1.90 ±0.20	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	2.00 ±0.05	2.00 ±0.05	8.00 ±0.30	—	0.69 ±0.10
RPC10 HPC10 RPZ10 FTC10 HPZ10 RPL10 RXC10 HXC10 RXZ10 RXL10 ZPS10 ZPR10	図 II, V	1.65 ±0.10	2.40 ±0.10	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	8.00 ±0.30	0.75 ±0.10	0.84 ±0.10
RPC18 FTC17 RPZ18 RPL18 HPZ18 RXC18 RPW18 RPY18 RXL18 RXZ18 VCW18	図 II, V	2.00 ±0.10	3.50 ±0.10	$\phi 1.50$ $+0.10$ 0	—	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	8.00 ±0.30	0.75 ±0.10	0.84 ±0.10
RPC33 FTC18 RPZ33 RPL33 HPZ33 RXC33 RXL33 RXZ33	図 III, VI	3.00 ±0.20	3.50 ±0.20	$\phi 1.50$ $+0.10$ 0	1.00 ±0.10	1.75 ±0.10	3.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	8.00 ±0.30	1.00 ±0.20	—
RPC50 RPL50 RPW50 RXC50 CPQ50 RXL50	図 III, VI	3.10 ±0.20	5.50 ±0.20	$\phi 1.50$ $+0.10$ 0	1.60 ±0.10	1.75 ±0.10	5.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	12.00 ±0.30	1.00 ±0.20	—
RPC1S RPL1S RXC1S RPW1S CPQ1S RXL1S	図 III, VI	3.50 ±0.20	6.70 ±0.20	$\phi 1.50$ $+0.10$ 0	1.60 ±0.10	1.75 ±0.10	5.50 ±0.05	4.00 ±0.10	4.00 ±0.10	2.00 ±0.05	12.00 ±0.30	1.00 ±0.20	—

(単位 Unit: mm)

梱包形態 (チップ抵抗器) Chip resistor packaging specification

■リール寸法 Reel dimensions



EIAJ ET-7200B準拠 EIAJ ET-7200B compliant

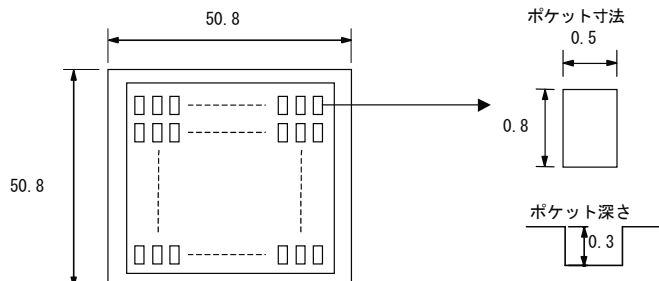
	A	D	D0	W	W0
8mm幅テープ用(φ180mm) For 8mm tape (φ180mm)	13.0 ±0.2	180 0 -1.5	60 +1 0	11.4 ±1.0	9.0 +1 0
12mm幅テープ用(φ180mm) For 12mm tape (φ180mm)	13.0 ±0.2	180 0 -1.5	60 +1 0	15.4 ±1.0	13.0 +1 0
8mm幅テープ用(φ330mm) For 8mm tape (φ330mm)	13.0 ±0.2	330 ±2.0	80 ±1.0	13.4 ±1.0	9.4 ±1.0

(単位 Unit : mm)

■梱包数量 Standard packaging quantity

RPC01 HPC01 FTC01 GPC01	RPC03 HPC03 FTC03 RPL03 GPC03 RXC03 HXC03 RXB03 ZPX03 RPB03 VCX03	RPC05 HPC05 FTC05 RPL05 GPC05 RXC05 RXL05 HXC05 ZPS05 ZPR05 RPC10 RPZ10 HPZ10 RXC10 HXC10 HPC10 FTC10 RXL10 RXZ10 RPL10 ZPS10 ZPR10 FTC17 RPC18 RPZ18 HPZ18 RPL18 RXC18 RXL18 RXZ18 RPW18 RPY18 RPW50 CPQ50 VCW18	FTC18 RPC33 RPZ33 HPZ33 RXZ33 RPL33 RXL33 RXC33 RPC50 RPL50 RXC50 RXL50 RPC1S RPL1S RXC1S RPW1S CPQ1S RXL1S
15,000pcs/φ180reel	10,000pcs/φ180reel	5,000pcs/φ180reel 20,000pcs/φ330reel (RPC05,10)	4,000pcs/φ180reel

■チップトレイ及びポケット寸法 Chip tray and pocket dimensions



単位 (mm)

■チップトレイ梱包数量 Chip tray packaging quantity

HPD01 K
750pcs / tray